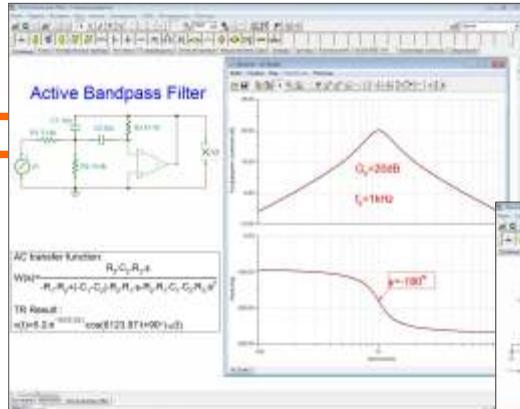


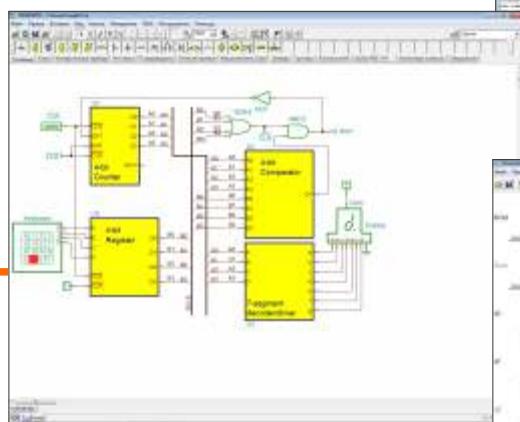
TINA Design Suite

ПОЛНАЯ ЛАБОРАТОРИЯ ЭЛЕКТРОНИКИ

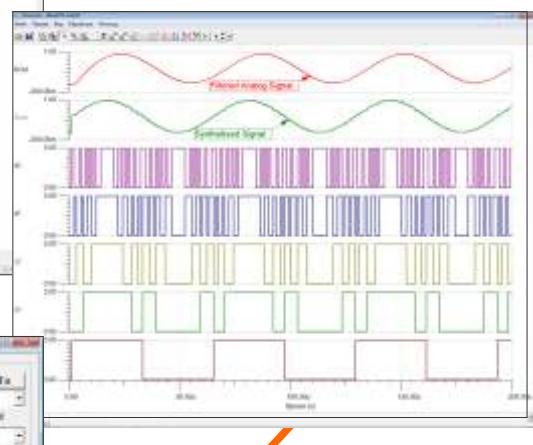
Аналоговый,
цифровый, VHDL,
символический,
радиочастотный и
смешанный режим
анализа



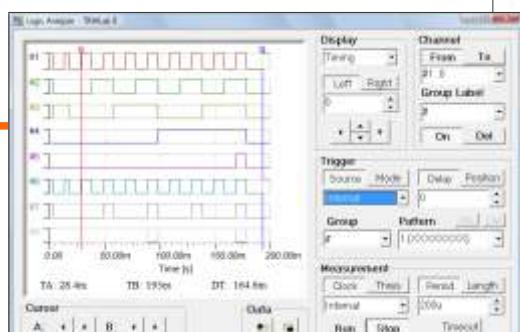
Spice-модели
S-параметры
VHDL и Verilog
Микроконтроллеры
Супер быстрый
многоядерный движок



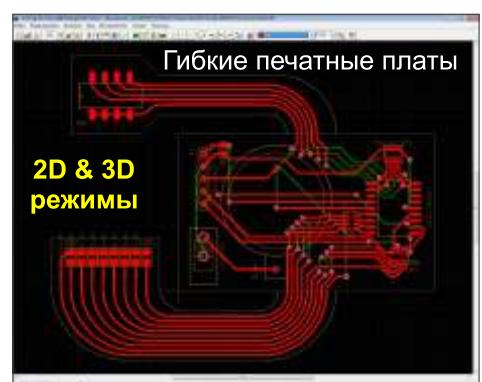
Мультимедийные
компоненты
Виртуальные
инструменты



Измерение в реальном
времени
LabVIEW интерфейс
Загрузка
в ПЛИС (FPGA)



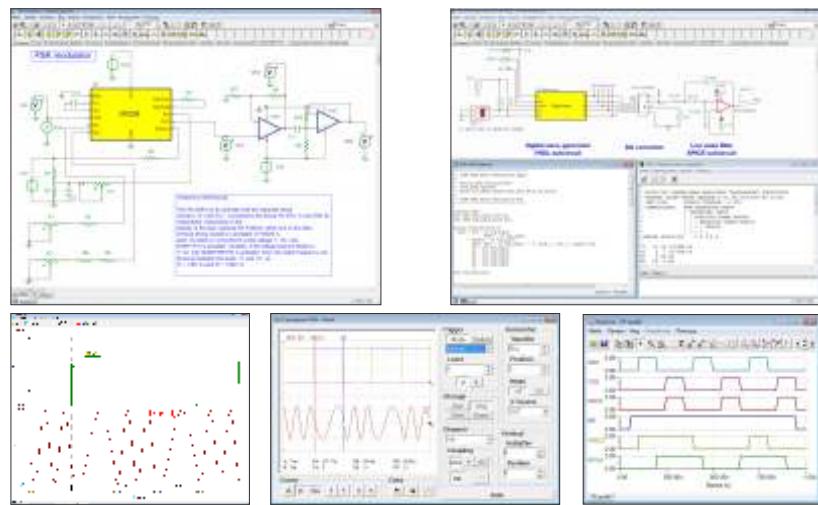
Интегрированное
проектирование
печатных плат
3D-просмотр



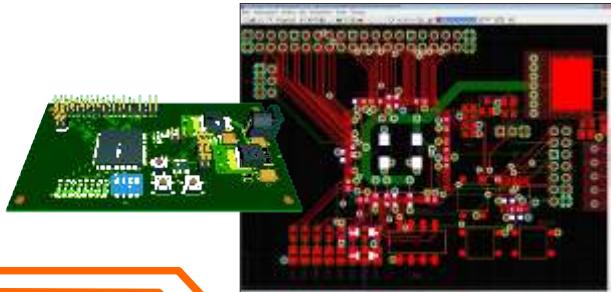
TINA Design Suite

ПОЛНАЯ ЛАБОРАТОРИЯ ЭЛЕКТРОНИКИ

TINA Design Suite является мощным и доступным программным пакетом моделирования схем и проектирования печатных плат для анализа, проектирования и тестирования в реальном времени аналоговых, цифровых, VHDL, МП, и смешанных электронных схем и печатных плат. Вы можете проанализировать ИИП, радиочастотные, коммуникационные и оптоэлектронные схемы; генерировать и отладить микропроцессорный код, используя встроенные инструменты блок-схем; протестировать микроконтроллерные приложения в смешанных схемах. Уникальной особенностью **TINA** является то, что вы можете реализовать схему с помощью дополнительного USB управляемого **TINALab II** прибора, который превратит ваш компьютер в мощный, многофункциональный Т&М инструмент. Инженер-электрики найдут **TINA** простым в использовании, высокопроизводительным инструментом, а преподаватели и студенты будут рады его уникальным возможностям обучающей среды.



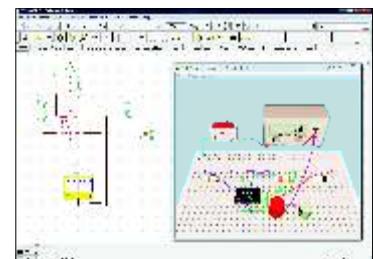
С помощью **TINALab II** - высокоскоростного ПК инструмента - вы можете превратить ваш ноутбук или настольный компьютер в мощный, многофункциональный тестовый и измерительный инструмент. Какой бы вам инструмент не понадобился: мультиметр, осциллограф, спектральный анализатор, логический анализатор, генератор произвольных сигналов или генератор цифровых сигналов - все это доступно с помощью нескольких щелчков мышки. Кроме того **TINALab II** может использоваться с помощью **TINA** для сравнения моделирования схем и результатов измерений в качестве уникального инструмента для разработки схем, устранения неполадок и изучения аналоговой и цифровой электроники.



Посетите
наш веб-сайт
www.tina.com

Введите любую схему в течение нескольких минут с помощью простого в использовании редактора схем **TINA** или используйте интегрированные инструменты для проектирования логических схем, фильтров и конечные автоматы для генерирования VHDL-кода.

Используя инструмент 3D-макет в **TINA**, вы автоматически можете построить реалистичное 3D-изображение беспаечной макетной платы. Выберите компоненты из огромной библиотеки, содержащей более чем 20,000 моделей или создайте новые **TINA** компоненты из любой Spice, VHDL или S-параметрической модели. Проанализируйте схему более чем 20 различными режимами анализа или с помощью 10 высокотехнических виртуальных инструментов. Представьте ваши результаты на разных диаграммах, на виртуальных инструментах или в реальном интерактивном режиме, где даже можно изменить схему во время работы, разработки, эксплуатации, отладки и тестирования VHDL & МП приложений.



Создайте одно-, двух- или многослойные печатные платы ваших схем несколькими щелчками мыши, используя автоматически размещенные и трассированные компоненты. Все компоненты в **TINA** согласованы с печатными платами и имеют ассоциированные посадочные места. Если необходимо, можно просмотреть и изменить посадочное место компонента, используя электронную таблицу компонента. Уникальная 3D-возможность **TINA** заключается в отображении схем с физическими деталями на месте их электронных символов. Можно просматривать печатную плату в 3D с любого угла для просмотра, как она будет выглядеть после изготовления. Полностью интегрированный модуль размещения **TINA** содержит все необходимые функции для улучшенного проектирования печатных плат, включая авторазмещение и автотрассировку, гибкие печатные платы, ручное и "следуй за мной" размещение трассировки, DRC, прямое/обратное аннотирование, обмен контактами, поддерживаемые/неподдерживаемые области, термальный рельеф, разветвление, плоскости слоев, Герберный выходной файл и многое другое.